

María Dolores Valdés Peña



Categoría: Profesora Contratada Doutora

Departamento: Tecnoloxía Electrónica (t11)

Despacho: 237 (EEI)

Campus remoto: sala 2600

https://login.campusremotouvigo.gal/cas/login?service=https%3A%2F%2Fcampusremotouvigo.gal%2Flogin%2F%3Fforce_sso%3Dtrue%26_%3D2093754017

Centro: Escola de Enxeñaría de Telecomunicación

Dirección: Campus Universitario Lagoas-Marcosende, 36310 VIGO (Pontevedra)

Email: mvaldes@uvigo.es

Tlf: 986812099

CV breve: María D. Valdés Peña recibió el título de Ingeniera Electrónica por la Universidad Central de Las Villas, Santa Clara, Cuba, en 1990, y el de Doctora Ingeniera de Telecomunicación por la Universidad de Vigo, Vigo, España, en 1997. Actualmente es Profesora Contratada Doctora del Departamento de Tecnología Electrónica de la Universidad de Vigo. Sus líneas de investigación incluyen el diseño de sistemas embebidos (SoC) basados en FPGAs orientados a la adquisición y procesado de señales, así como las redes de sensores inalámbricas para aplicaciones industriales.

Materias e titorías(*):

<https://www.uvigo.gal/es/universidad/administracion-personal/pdi/maria-dolores-valdes-pena>

(*) Nota: As titorías poden realizarse por medios telemáticos mediante videoconferencia (campus remoto), por correo electrónico, mediante os foros e mensaxería da plataforma de teledocencia (Faitic) ou mediante outros medios acordados previamente co profesorado.